

K210 UART_DMA_IRQ实验

汇报人：黄森

2024/10/16

- 嵌入式系统的中断
- DMA工作流程
- K210 UART DMA IRQ实验例程

中断定义及类型

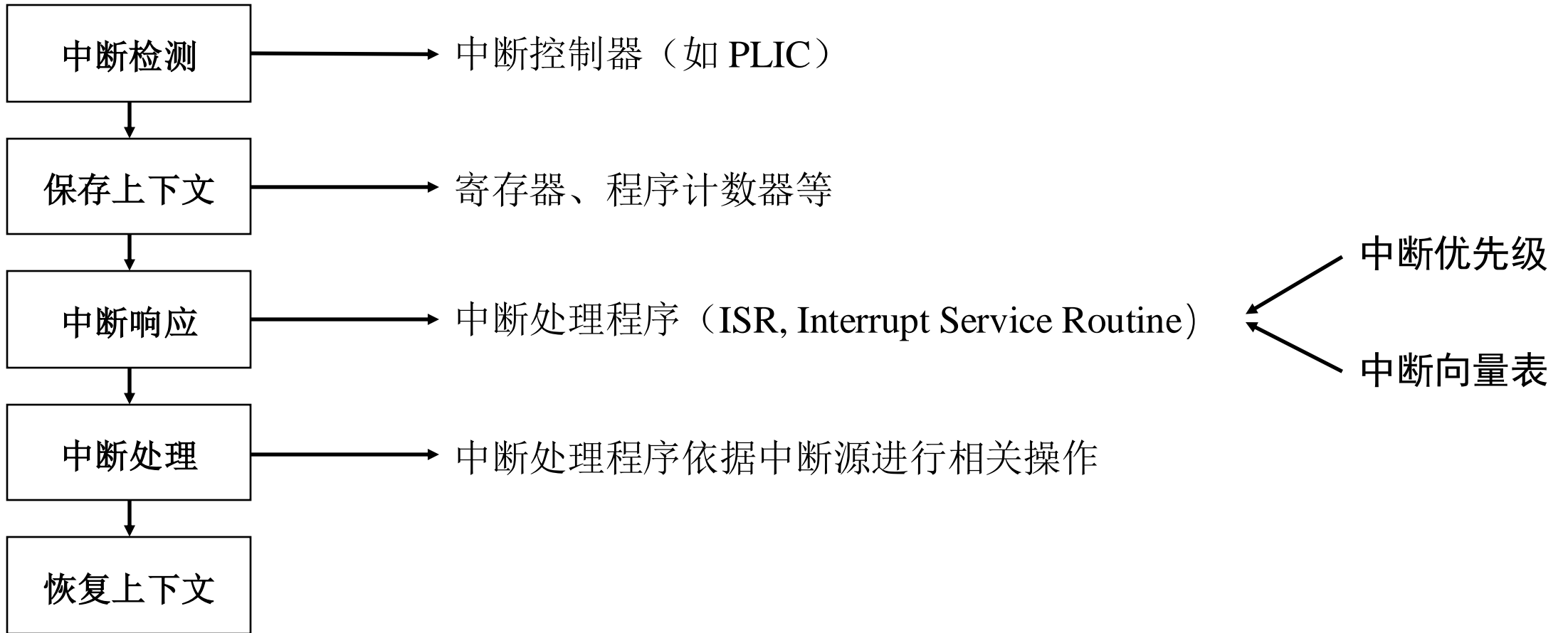
➤ 中断的定义

中断（Interrupt）是指在系统运行过程中，由于内部或外部的事件触发，使得处理器暂停当前的正常指令执行流程，转而去处理这些事件的一种机制。中断可以由外部设备（如传感器、按键等）触发，或者由处理器内部的定时器、异常等触发。

➤ 中断的类型

- 外部中断（External Interrupts）
- 内部中断（Internal Interrupts）
- 可屏蔽中断（Maskable Interrupts）
- 不可屏蔽中断（Non-maskable Interrupts, NMI）

中断的处理流程



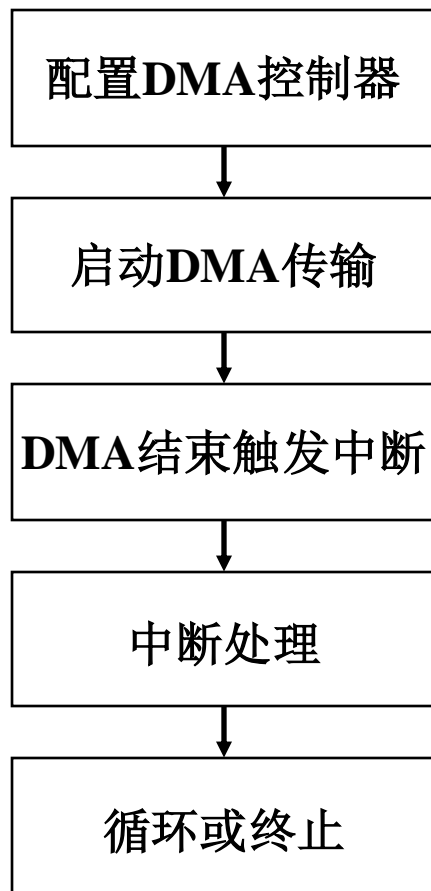
中断处理流程图

➤ 中断与轮询

- ◆**中断**：处理器只有在需要时才会暂停当前任务去处理事件，响应速度快，处理器资源利用率高。
- ◆**轮询**：处理器不断地检查外设状态，这会浪费处理器资源，并且响应速度较慢，特别是当外设事件发生频率低时。

➤ 中断的优势：

- 提高实时性
- 减少CPU资源浪费
- 灵活处理多任务



DMA工作流程图

➤ DMA控制器组成:

- 源地址寄存器
- 目标地址寄存器
- 数据计数器
- 控制寄存器
- 中断系统

➤ 初始化系统配置

- IO端口模式配置
- DMA初始化
- PLIC初始化
- 系统使能中断
- UART初始化和配置

```
int main(void)
{
    io_mux_init();
    dmac_init();
    plic_init();
    sysctl_enable_irq();

    gpiohs_set_drive_mode(3, GPIO_DM_OUTPUT);
    gpio_pin_value_t value = GPIO_PV_HIGH;
    gpiohs_set_pin(3, value);

    uart_init(UART_NUM);
    uart_configure(UART_NUM, 115200, 8, UART_STOP_1, UART_PARITY_NONE);
}
```

➤ DMA配置 (以发送端为例)

- 设置发送内容
- 申请内存区域并赋值
- 初始化uart_data_t结构体
- 初始化plic_interrupt_t结构体
- 使用uart_handle_data_dma函数启动

```
uint8_t *hel = "hello!\n";

uint32_t *v_tx_buf = malloc(strlen(hel) * sizeof(uint32_t));
for(uint32_t i = 0; i < strlen(hel); i++)
{
    v_tx_buf[i] = hel[i];
}

uart_data_t data = (uart_data_t)
{
    .tx_channel = DMAC_CHANNEL0,
    .tx_buf = v_tx_buf,
    .tx_len = strlen(hel),
    .transfer_mode = UART_SEND,
};

plic_interrupt_t irq = (plic_interrupt_t)
{
    .callback = uart_send_done,
    .ctx = NULL,
    .priority = 1,
};

uart_handle_data_dma(UART_NUM, data, &irq);
```


➤ 发送端流程

- 每秒发送一次
- DMA中断函数修改flag值

```
while(1)
{
    sleep(1);
    uart_handle_data_dma(UART_NUM, data, &irq);
    g_uart_send_flag = 2;
}
```

```
int uart_send_done(void *ctx)
{
    g_uart_send_flag = 1;
    return 0;
}
```

► 接收端流程

```
int uart_recv_done(void *ctx)
{
    uint32_t *v_dest = ((uint32_t *)ctx) + RECV_DMA_LENTH;
    if(v_dest >= recv_buf + 48)
        v_dest = recv_buf;

    uart_data_t data = (uart_data_t)
    {
        .rx_channel = DMAC_CHANNEL1,
        .rx_buf = v_dest,
        .rx_len = RECV_DMA_LENTH,
        .transfer_mode = UART_RECEIVE,
    };

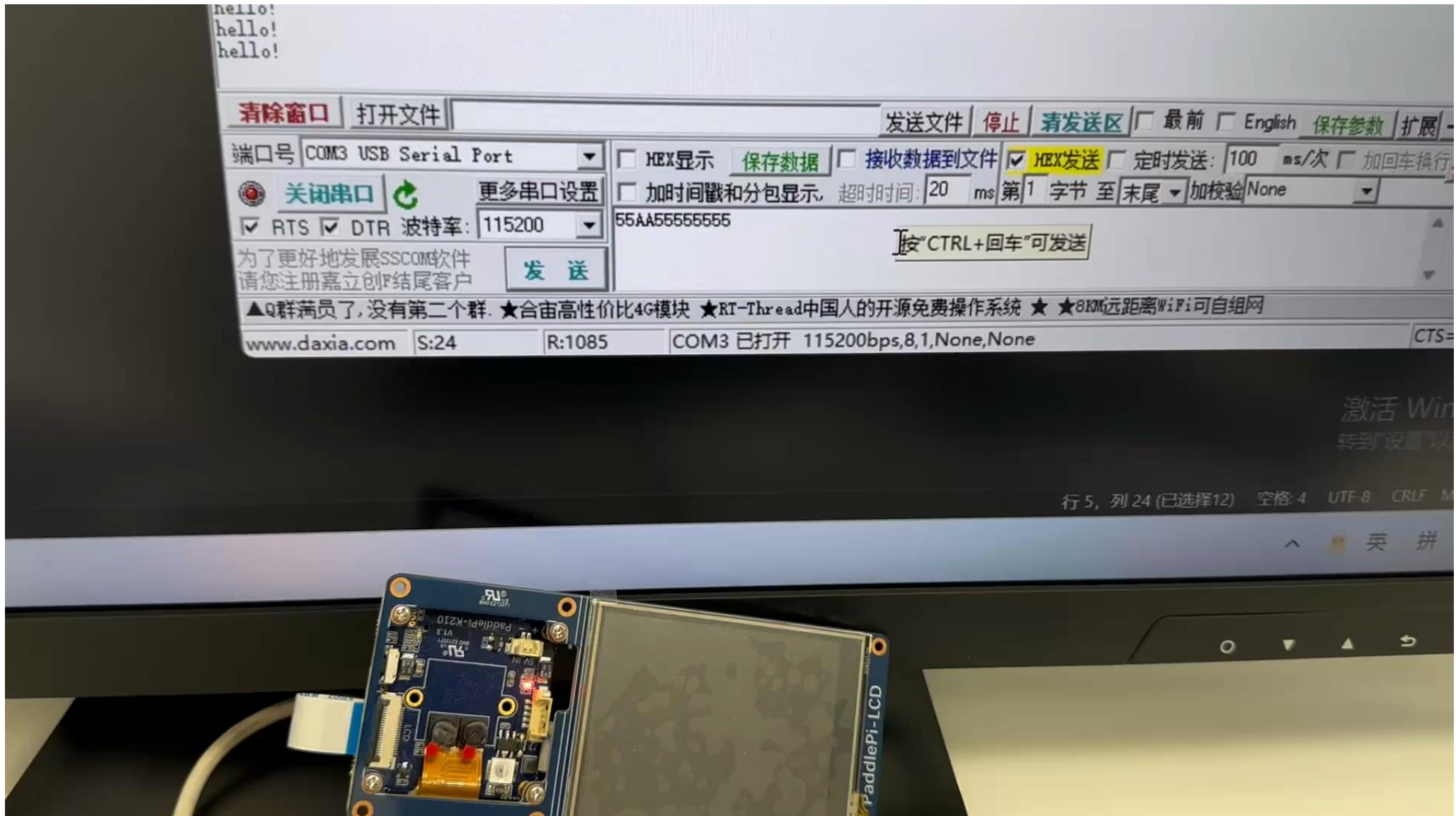
    plic_interrupt_t irq = (plic_interrupt_t)
    {
        .callback = uart_recv_done,
        .ctx = v_dest,
        .priority = 2,
    };

    uart_handle_data_dma(UART_NUM, data, &irq);
}
```

```
uint32_t *v_buf = (uint32_t *)ctx;
for(uint32_t i = 0; i < RECV_DMA_LENTH; i++)
{
    if(v_buf[i] == 0x55 && (recv_flag == 0 || recv_flag == 1))
    {
        recv_flag = 1;
        continue;
    }
    else if(v_buf[i] == 0xAA && recv_flag == 1)
    {
        recv_flag = 2;
        g_cmd_cnt = 0;
        continue;
    }
    else if(recv_flag == 2 && g_cmd_cnt < CMD_LENTH)
    {
        g_cmd[g_cmd_cnt++] = v_buf[i];
        if(g_cmd_cnt >= CMD_LENTH)
        {
            release_cmd(g_cmd);
            recv_flag = 0;
        }
        continue;
    }
    else
    {
        recv_flag = 0;
    }
}

return 0;
```

实验效果演示



感谢聆听